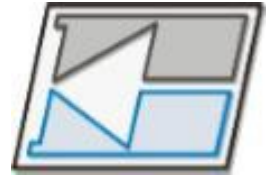




Bem-Vindos!

<http://eletronica.florianopolis.ifsc.edu.br>

Florianópolis, julho de 2014



DEPARTAMENTO ACADÊMICO DE ELETRÔNICA – DAELN

Chefe do Departamento: Prof. Mauro Peraça

Curso Técnico em Eletrônica

Coordenador: Prof. Fernando S. Pacheco

Curso Superior de Tecnologia em Sistemas Eletrônicos

Coordenador: Prof. Muriel B. de Liz

Curso de Engenharia Eletrônica

Coordenador: Prof. Jony Laureano

Pós-graduação em Desenvolvimento de Produtos Eletrônicos

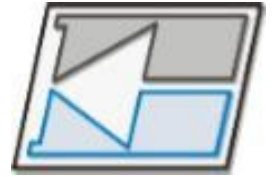
Coordenador: Prof. André L. Dalcastagnê

Técnicos Administrativos em Educação

Stella Rivello

Miriam Noronha

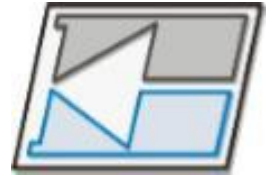
Técnicos de Laboratório: Daniel Dezan, Rangel, Dyego, Fábio,
Pablo



IF-SC – Campus Florianópolis: Av. Mauro Ramos, 950
88.020-300 Florianópolis - SC
(48) 3221-0500
(48) 3224-1500 (Fax)
<http://florianopolis.ifsc.edu.br/>

DAELN: (48) 3221-0565 (48) 3221-0566
<http://eletronica.florianopolis.ifsc.edu.br/>

Coordenador do curso técnico: eletronica.tec.fln@ifsc.edu.br



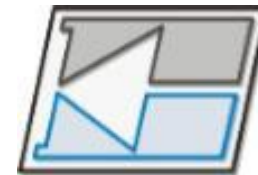
CALENDÁRIO ACADÊMICO PARA O SEMESTRE 2014-2

ORGANIZAÇÃO DIDÁTICO PEDAGÓGICA

REGIMENTO DA UNIDADE FLORIANÓPOLIS

[Documentos disponíveis em
http://florianopolis.ifsc.edu.br/](http://florianopolis.ifsc.edu.br/)

PROJETO DO CURSO TÉCNICO DE ELETRÔNICA



Catálogo Nacional de Cursos Técnicos

<http://catalogonct.mec.gov.br/>



Eixos Tecnológicos



Controle e Processos Industriais



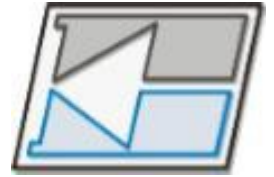
TÉCNICO EM ELETRÔNICA



PROJETO DO CURSO TÉCNICO DE ELETRÔNICA

Dados Gerais do Curso:

Habilitação:	Técnico em Eletrônica
Carga Horária:	1.220 h
Estágio Curricular:	Não Obrigatório (400 h)
Total de Vagas:	30 por semestre
Prazo de Integralização:	3 Sem (mín) – 10 Sem (máx)



PERFIL PROFISSIONAL DE CONCLUSÃO

O **Técnico em Eletrônica** formado no **IFSC** estará habilitado para atuar em atividades de **instalações, produção e manutenção** de equipamentos e sistemas eletrônicos.

Instalações

Adequação da infra-estrutura das instalações elétricas, montagem, elaboração de relatórios e realização de testes.

Produção

Projetos de produtos; controle de qualidade; controle de insumos e produtos e realização de testes e ensaios.

Manutenção

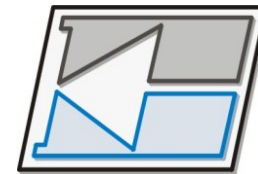
Coleta de dados, elaboração de relatórios e execução de testes e ensaios; identificação, localização e correção de falhas e defeitos em equipamentos e sistemas eletrônicos.



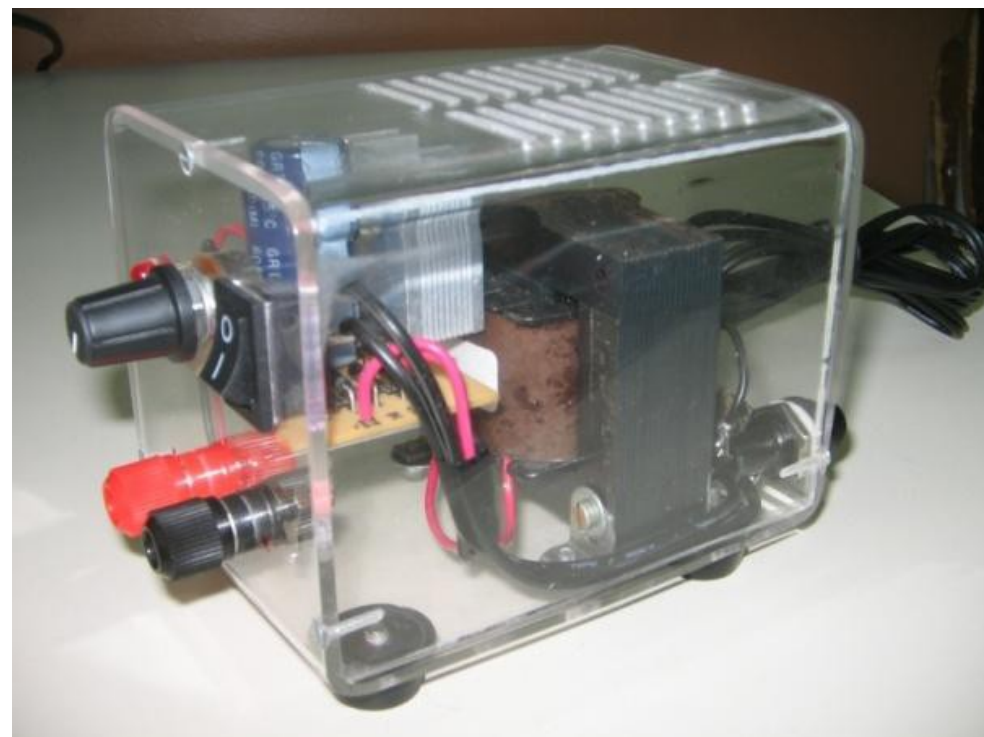
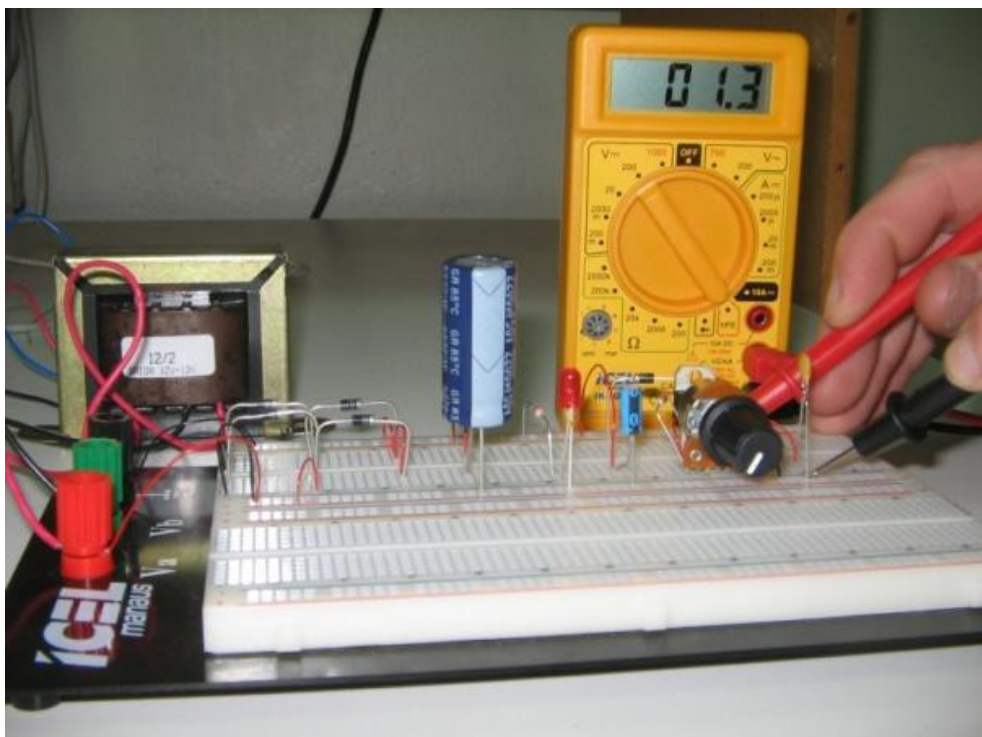
ORGANIZAÇÃO CURRICULAR

Módulo 1

Unidade Curricular	C/H Semanal	C/H Semestral
Fundamentos de Eletricidade	8 h	160 h
Eletrônica Básica	6 h	120 h
Lógica Combinacional	4 h	80 h
Projetos Eletrônicos	2 h	40 h
Total	20 h	400 h



Projetos desenvolvidos no decorrer do curso

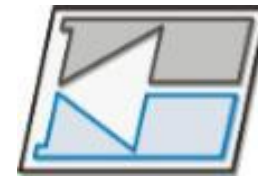




ORGANIZAÇÃO CURRICULAR

Módulo 2

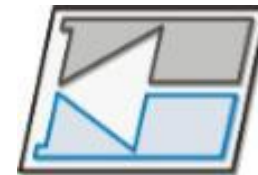
Unidade Curricular	C/H Semanal	C/H Semestral
Estruturas Analógicas	6 h	120 h
Aplicações com AOPs	4 h	80 h
Lógica Sequencial	4 h	80 h
Instalações e Acionamentos	5 h	100 h
Projeto Integrador	1 h	20 h
Eixos Transversais		
Princ. de Econ. e Empreend		10h
Segurança no Trabalho		10h
Total	20 h	420 h



Projeto Integrador

Módulo 2

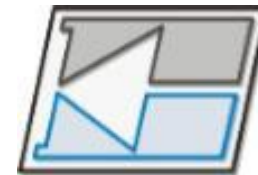




ORGANIZAÇÃO CURRICULAR

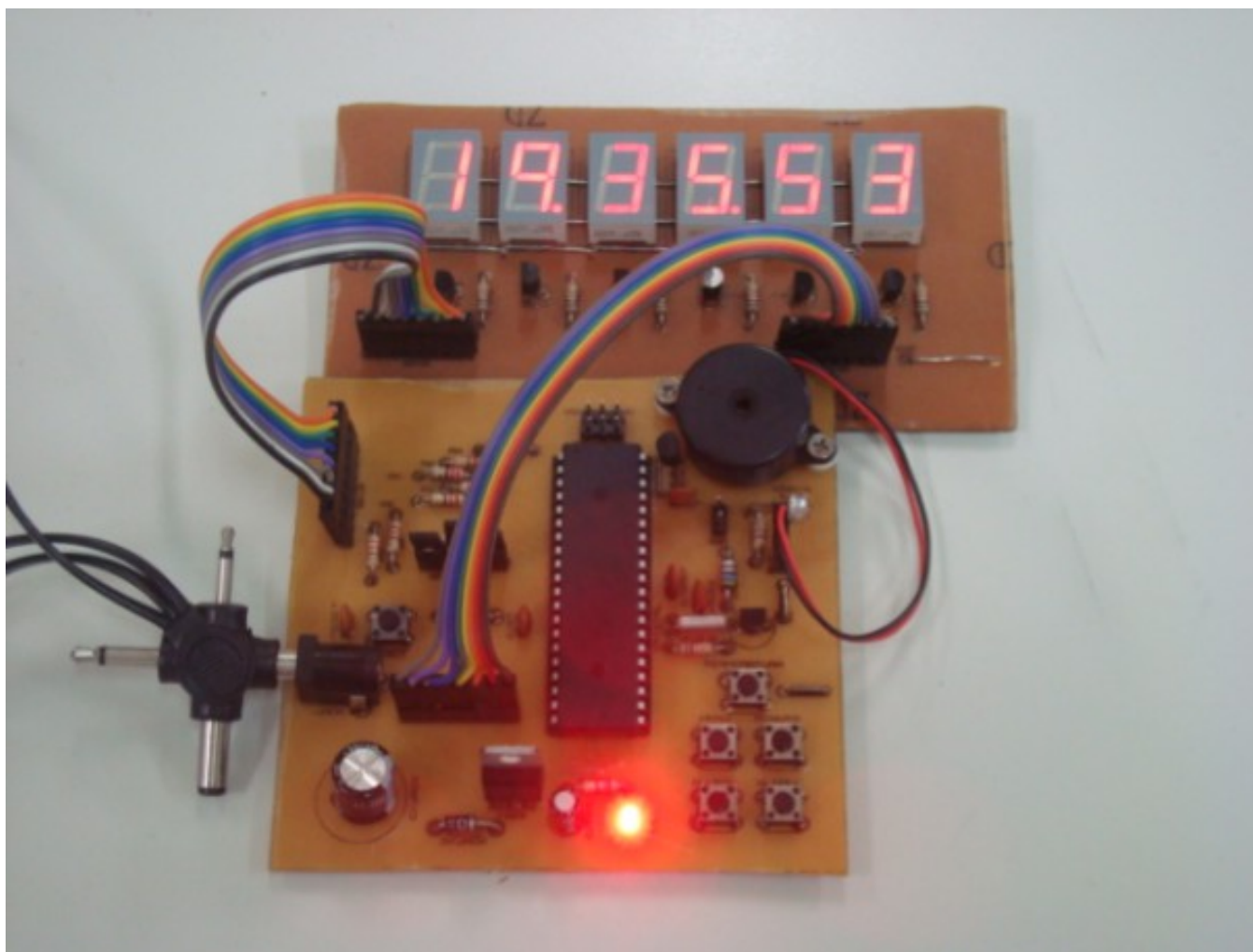
Módulo 3A

Unidade Curricular	C/H Semanal	C/H Semestral
Dispositivos Lógicos Programáveis	6 h	120 h
Microcontroladores	7 h	140 h
Introd. à Programação em Ling. C	4 h	80 h
Condic. de Energia para Sistemas uC	2 h	40 h
Projeto Integrador	1 h	20 h
Total	20 h	400 h



Projeto Integrador

Módulo 3





Projeto Integrador

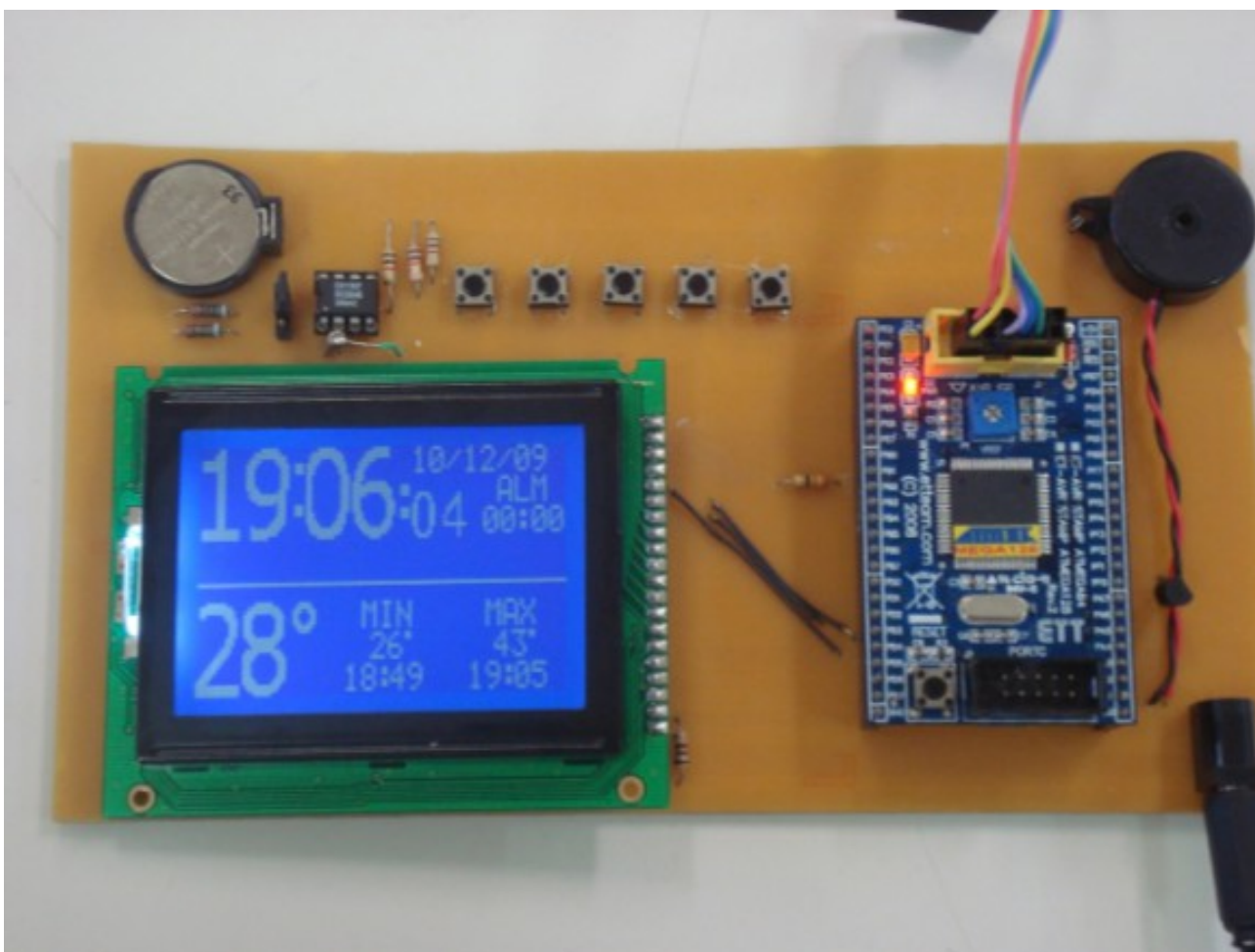
Módulo 3





Projeto Integrador

Módulo 3

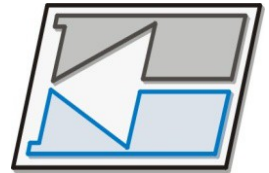




Projeto Integrador

Módulo 3





Mais projetos em <http://eletronica.florianopolis.ifsc.edu.br/>



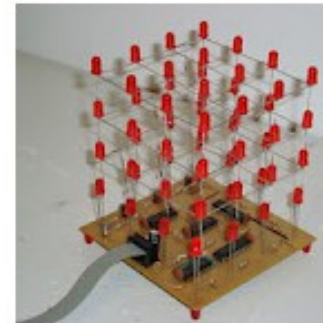
2011-10-18
Demonstrações na
SNCT
18/10/2011
fotos: 21



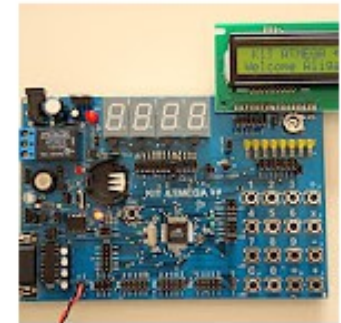
Fotos do perfil
07/10/2011
fotos: 1



2011-06-30 Projetos
(PI-3) do Curso
Técnico em Eletrônica
07/10/2011
fotos: 25



2009-12-10 Projetos do
Curso Técnico em
Eletrônica
07/10/2011
fotos: 24



2011 Projetos diversos
desenvolvidos por
professores e alunos
07/10/2011
fotos: 11



2011-09-22 Visita
técnica a SP
26/09/2011
fotos: 11



2011-09-16 Visita
técnica ao IEB-UFSC
26/09/2011
fotos: 6



2011-08-18 Visita
técnica a Curitiba
23/08/2011
fotos: 1



2010-11-25 Curso de
Instrumentação
ACATE (nível
intermediário)
25/07/2011
fotos: 7

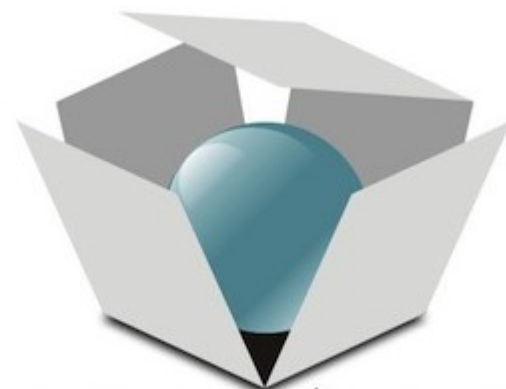


2011-03-03 Dia dos
Sistemas Embarcados
25/07/2011
fotos: 44



intelbras

Dígitro
INTELIGÊNCIA · TI · TELECOM



FLORIANÓPOLIS
CAPITAL DA INOVAÇÃO

REIVAX

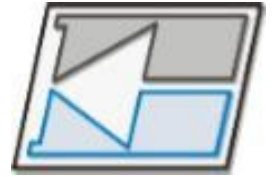
Reason

ACATE

IEB UFSC

Automatiza

automatiza
máquinas de corte e gravação a laser



Avaliação por competências

A cada conhecimento, habilidade ou atitude avaliada será atribuído um dos conceitos.

Conceito **E** – Excelente – Quando é capaz de desempenhar com destaque todas as competências exigidas pelo perfil profissional de conclusão.

Conceito **P** – Proficiente – Quando é capaz de desempenhar a contento todas as competências exigidas pelo perfil profissional de conclusão.

Conceito **S** – Suficiente – Quando é capaz de desempenhar o mínimo das competências essenciais exigidas pelo perfil profissional de conclusão.

Conceito **I** – Insuficiente – Quando não é capaz de desempenhar o mínimo das competências essenciais exigidas pelo perfil profissional de conclusão.



Avaliação por competências

Apto: quando o aluno apresenta um dos 3 conceitos de aprovação (excelente, proficiente ou suficiente);

Não apto: quando o aluno apresenta o conceito de reprovação (insuficiente) em mais de duas unidades curriculares;

Pendente: quando o aluno apresenta o conceito de reprovação (insuficiente) em até duas unidades curriculares.

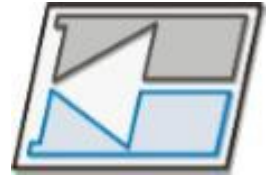


Avaliação por competências

10 semanas

Reunião de avaliação

20 semanas



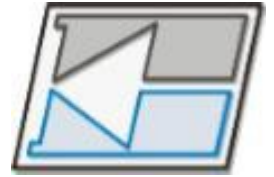
APROVEITAMENTO DE CONHECIMENTOS E EXPERIÊNCIAS ANTERIORES (regras na ODP)

IMPORTANTE

Período para requerer validação / dispensa:

**Até 07/08
(calendário oficial 2014-2)**

**Resultado até 26/08 – enquanto
não sair o resultado, o aluno deve
frequentar as aulas**

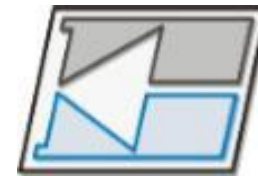


TRANCAMENTO DE MATRÍCULA (regras na ODP)

Somente depois de cursado com aproveitamento total o primeiro período letivo.

CANCELAMENTO DE MATRÍCULA (regras na ODP)

- Se, nos primeiros 15 (quinze) dias letivos, não comparecer por um período de 05 (cinco) dias letivos consecutivos;
- Se não comparecer por um período consecutivo superior a 25% dos dias letivos;



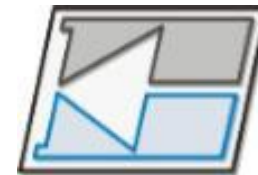
MONITORIA

Observar divulgação nos murais dentro de alguns dias

INSTITUTO FEDERAL DE SANTA CATARINA

Departamento Acadêmico de Eletrônica

Curso Técnico em Eletrônica





NORMAS DE UTILIZAÇÃO DOS LABORATÓRIOS

Laboratório de Protótipos (ex-Almox)

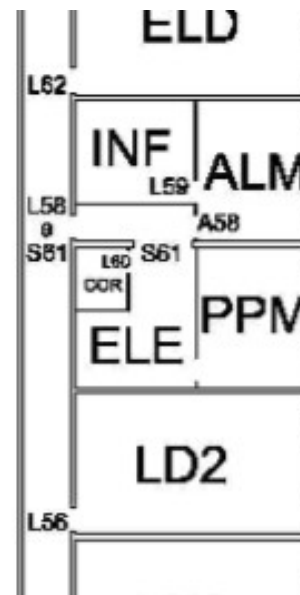
Componentes Eletrônicos, Equipamentos e Ferramentas, Matrizes de Contatos

Espaço Livre de Estudo

Laboratório de Corrosão

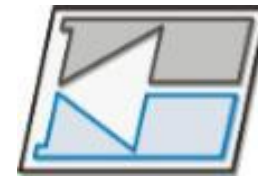
Infoespaço

Laboratório de Integração



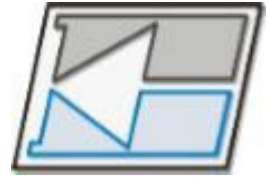
**Atendimento
+
Monitoria**

O expediente é das 7h30 às 22h30 sem intervalos.

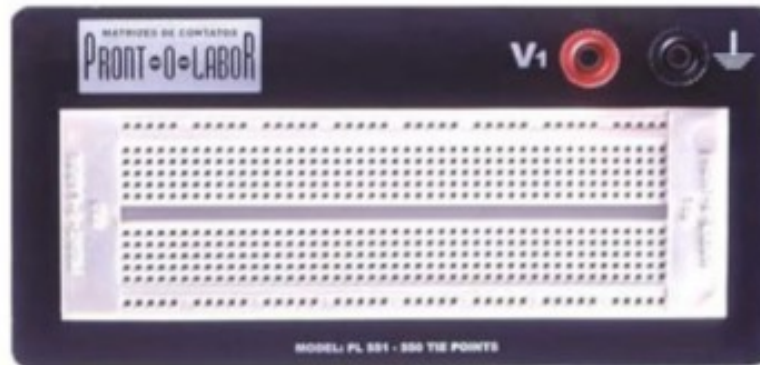


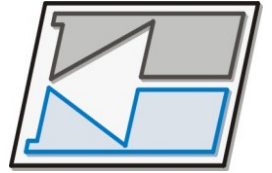
NORMAS DE UTILIZAÇÃO DOS LABORATÓRIOS

- **Mantenha o ambiente limpo e organizado.**
- **Cultive o senso de organização, zelo e estética.**
- **Mantenha equipamentos/módulos/manuais em seus respectivos lugares.**
- **Tenha cuidado no uso de equipamentos/módulos/materiais.**
- **Economize energia.**



Material de trabalho para Módulo 1





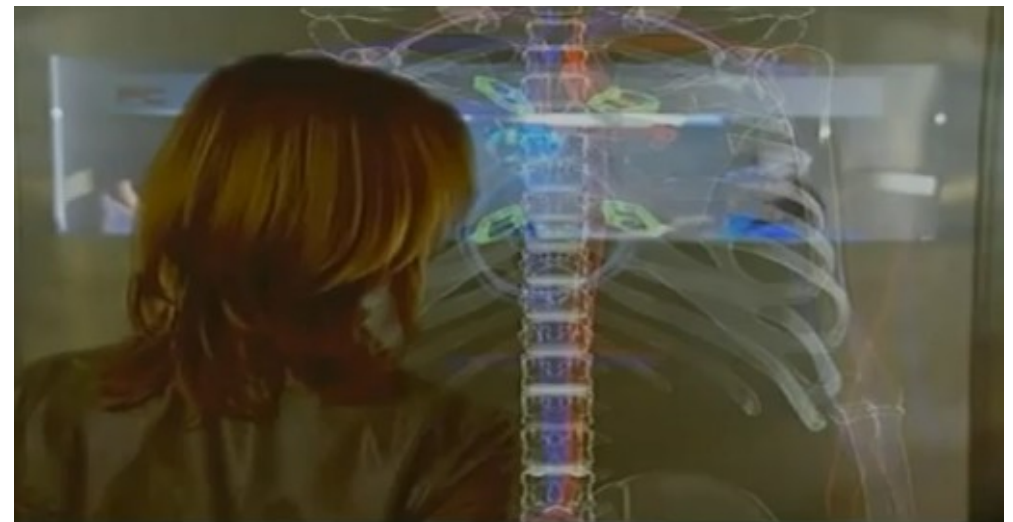
Eletrônica: presente em todo o nosso mundo

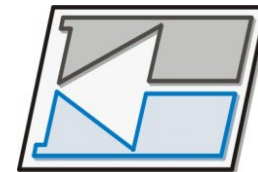
Michio Kaku na Campus Party 2012

<http://www.youtube.com/watch?v=Gn0Tz90Sewo>

Miguel Nicolelis - Interface cerebral

<http://www.youtube.com/watch?v=PTVVYYxY9Cs>



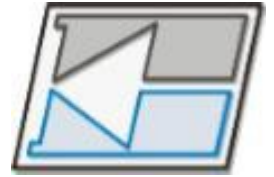


2014

27 Anos

do

Curso Técnico em Eletrônica do IF-SC
Autorizado em 7 de agosto de 1987



Coordenador do Curso Técnico em Eletrônica
Prof. Fernando S. Pacheco
eletronica.tec.fln@ifsc.edu.br

Departamento Acadêmico de Eletrônica
<http://eletronica.florianopolis.ifsc.edu.br>